

РОССИЙСКАЯ ФЕДЕРАЦИЯ



СВИДЕТЕЛЬСТВО

о государственной регистрации
топологии интегральной микросхемы
№ 2022630043

Усилитель разностного остатка

Правообладатель: *Федеральное государственное бюджетное образовательное учреждение высшего образования «Омский государственный технический университет» (RU)*

Авторы: *Завьялов Сергей Анатольевич (RU), Мурасов Константин Владимирович (RU), Пузырев Павел Иванович (RU), Ляшук Алексей Николаевич (RU), Фахрутдинов Родион Ренатович (RU), Коэмец Денис Альфредович (RU), Семенов Кирилл Вадимович (RU)*

Заявка № 2022630032

Дата поступления **10 марта 2022 г.**

Дата государственной регистрации в Реестре топологий интегральных микросхем **17 марта 2022 г.**

Дата окончания срока действия

исключительного права **17 марта 2032 г.**



*Руководитель Федеральной службы
по интеллектуальной собственности*

ДОКУМЕНТ ПОДПИСАН ЭЛЕКТРОННОЙ ПОДПИСЬЮ
Сертификат 68b80077e14e40f0a94edbd24145d5c7
Владелец **Зубов Юрий Сергеевич**
Действителен с 2.03.2022 по 26.05.2023

Ю.С. Зубов



ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ
**ГОСУДАРСТВЕННАЯ РЕГИСТРАЦИЯ
ТОПОЛОГИИ ИНТЕГРАЛЬНОЙ МИКРОСХЕМЫ**

Номер регистрации (свидетельства):
2022630043

Дата регистрации: 17.03.2022

Номер и дата поступления заявки:
2022630032 10.03.2022

Дата публикации и номер бюллетеня:
17.03.2022 Бюл. № 3

Дата истечения срока действия
исключительного права: 17.03.2032

Контактные реквизиты:
Россия, RU, 644050, г. Омск, пр. Мира, 11,
ОмГТУ, Отдел инновационной
деятельности, Федоров А.А., каб. Г-203

Автор(ы):

Завьялов Сергей Анатольевич (RU),
Мурасов Константин Владимирович (RU),
Пузырев Павел Иванович (RU),
Ляшук Алексей Николаевич (RU),
Фахрутдинов Родион Ренатович (RU),
Козмец Денис Альфредович (RU),
Семенов Кирилл Вадимович (RU)

Правообладатель(и):

Федеральное государственное бюджетное
образовательное учреждение высшего
образования «Омский государственный
технический университет» (RU)

Название интегральной микросхемы с зарегистрированной топологией:

Усилитель разностного остатка

Реферат:

Микросхема предназначена для использования в качестве базовых блоков при построении аналоговых и смешанных схем. Касательно конвейерных АЦП: ОУ используются в УВХ, умножающих ЦАП, компараторах, источниках опорных напряжений и т.д. Микросхема представляет собой двухкаскадную схему, первым каскадом является сложенный каскод, а вторым - двухтактный каскод по схеме с общим истоком (ОИ), работающий в режиме АВ. Основные характеристики: напряжение питания 1,2 В; потребляемый ток 17,2 мА; скорость нарастания сигнала при амплитуде входных импульсов 50 мВ и частоте 250 МГц составляет 267 В/мкс; частота единичного усиления 1,085 ГГц; коэффициент усиления 59,7 дБ.