

ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ**(12) ГОСУДАРСТВЕННАЯ РЕГИСТРАЦИЯ
ТОПОЛОГИИ ИНТЕГРАЛЬНОЙ МИКРОСХЕМЫ**

Номер регистрации (свидетельства):

[2017630086](#)Дата регистрации: **02.05.2017**

Номер и дата поступления заявки:

2017630017 10.03.2017Дата публикации: [02.05.2017](#)

Контактные реквизиты:

**644050 г. Омск, пр. Мира, 11,
ОмГТУ, информационно-
патентный отдел, Бабенко О.И.**

Срок действия исключительного

права истекает: **02.05.2027**

Авторы:

**Вольф Руслан Аркадьевич (RU),
Мурасов Константин Владимирович (RU),
Косых Анатолий Владимирович (RU),
Завьялов Сергей Анатольевич (RU),
Фахрутдинов Родион Ренатович (RU),
Шеин Вадим Юрьевич (RU)**

Правообладатель:

**Федеральное государственное бюджетное
образовательное учреждение высшего
образования «Омский государственный
технический университет» (RU)**

Название топологии интегральной микросхемы:

Двойной балансный квадратурный смеситель**Реферат:**

Основное назначение микросхемы - использование в качестве блока преобразования частоты в радиоэлектронных устройствах связи. В состав смесителя входят: выходной сумматор квадратурных составляющих; блок коммутации сигнала гетеродина I - канала; блок коммутации сигнала гетеродина Q - канала; блок коммутации низкочастотного сигнала I - канала; блок коммутации низкочастотного сигнала Q - канала; ТИМС изготовления кристалла и микросхемы относится к полупроводниковой интегральной КМОП технологии.